

Japanese Utility patent publication number : 1992-31299

Title : EL display device

Abstract

The utility model provides an EL display device that has an improved aperture ratio and displays high quality images.

Solution

An EL display device comprises an EL substrate including an EL emitting element and a TFT substrate including a thin film transistor, a condenser and a line, wherein an electrode of the EL substrate and an electrode the TFT substrate are attached by using a connecting bump.

⑦ 公開実用新案公報 (U) 平4-31299

⑧ Int. Cl. 5

識別記号

庁内整理番号

⑨ 公開 平成4年(1992)3月13日

H 05 B 33/26
G 09 G 3/30
H 05 B 33/04
33/08

Z

8815-3K
9176-5G
8815-3K
8815-3K

審査請求 未請求 請求項の数 1 (全2頁)

⑩ 考案の名称 EL表示装置

⑪ 実 願 平2-71584

⑫ 出 願 平2(1990)7月6日

⑬ 考 案 者 佐 藤 嘉 秀 神奈川県海老名市本郷2274番地 富士ゼロックス株式会社
海老名事業所内

⑭ 出 願 人 富士ゼロックス株式会 東京都港区赤坂3丁目3番5号
社

⑮ 代 理 人 弁理士 阪 本 清 孝 外1名

⑯ 実用新案登録請求の範囲

EL発光素子を形成したEL基板と、薄膜トランジスタ、コンデンサ、配線を形成したTFT基板とを、前記EL基板の電極と前記TFT基板の電極とが接続パンプを用いて接続されるように貼り合わせて形成したことを特徴とするEL表示装置。

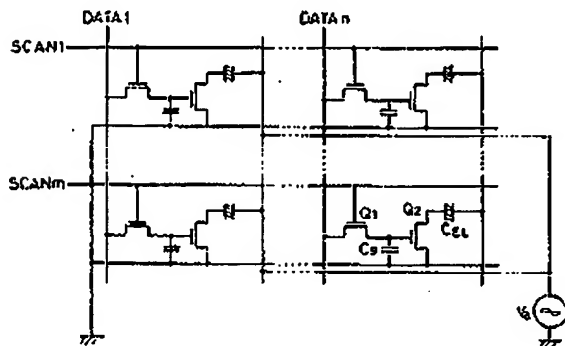
図面の簡単な説明

第1図は本考案の一実施例に係るEL表示装置の等価回路図、第2図は1ビット分のEL駆動回路図、第3図はEL表示装置の部分的断面説明図、第4図はEL表示装置の外観図、第5図は分離状態を示す外観図、第6図は従来の1ビット分の平面説明図、第7図は従来のEL表示装置の部分的

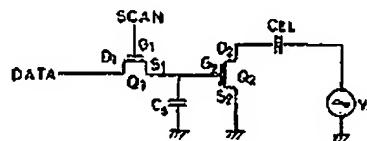
断面説明図である。

1……基板、11……EL基板、12……透明電極、13……第1の絶縁層、14……発光層、15……第2の絶縁層、16……金属電極、21……TFT基板、22……ゲート電極、23……ゲート絶縁層、24……半導体活性層、25……チャネル保護膜、29……パシベーション膜、30……ソース電極、31……ドレイン電極、32……SCAN用電極、33……DATA用電極、34……グランド部、35……透明電極接続用電極、36……接続パンプ、37……透明電極引き出し部。

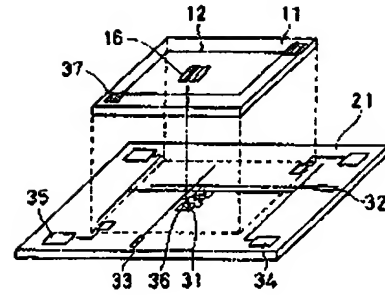
第 1 図



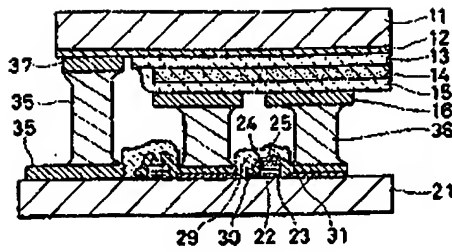
第 2 図



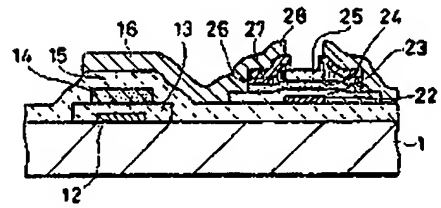
第 5 図



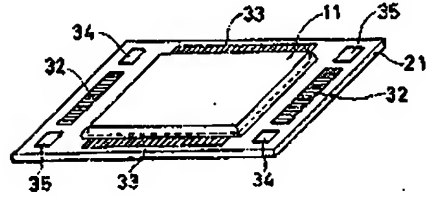
第 3 図



第 7 図



第 6 図



第 4 図

